



UNIVERSIDAD RICARDO PALMA

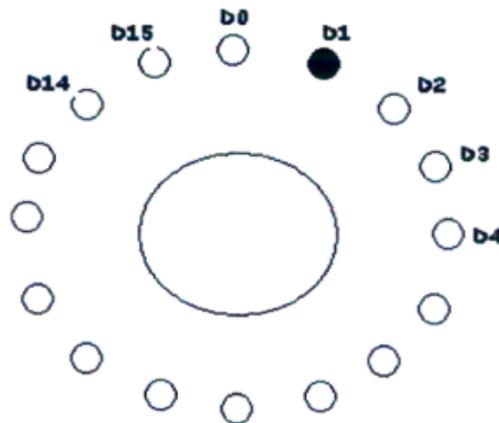
CIRCUITOS Y SISTEMAS DIGITALES EXAMEN SUSTITUTORIO

Docente : MSc. Ing. Freedy Sotelo Valer
Ciclo : 2006-I
Fecha : 125-07-06
Notas : Se tomará en cuenta el orden

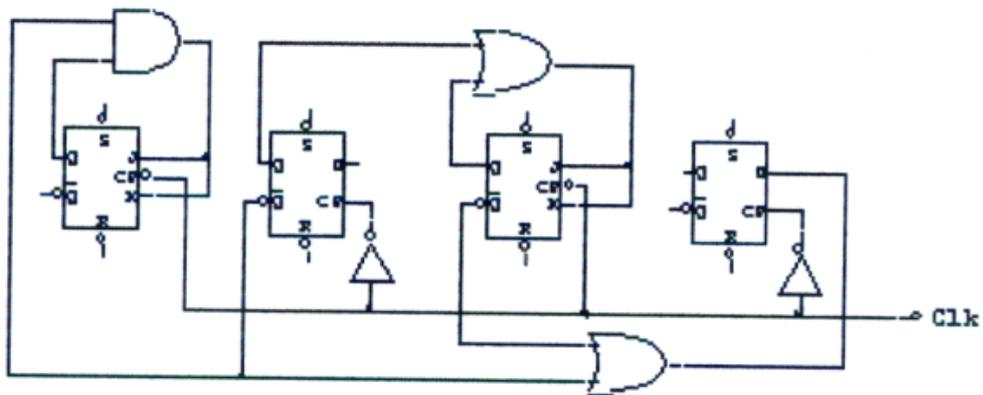
Problema 1.- Diseñar un circuito Multiplexor de 8 a 1 con ENABLE negativo, utilizando 2 multiplexores de 4 a 1. **(5 puntos)**

Problema 2.- Diseñar un circuito Decoder de Decimal a BCD. (Equivalente al 74147). **(5 puntos)**

Problema 3.- Implementar un circuito permita encender 1 de 16 LED's a la vez, en forma secuencial (cada uno después del anterior). **(5 puntos)**



Problema 4.- Analizar el circuito. Hallar diagrama de estados y diagrama de tiempos (por lo menos, 7 flancos). **(5 puntos)**



Recuerde que las conexiones al aire significan "1".